

Session Program

Oct 19 - 20, 2016



Topical Workshop: DTS-Platform

Statusbericht Fokusthemen

HZDR

Zentralabteilung Forschungstechnik Helmholtz-Zentrum Dresden-Rossendorf e.V. Sekretariat Bautzner
Landstraße 400 01328 Dresden

Thu, October 20

9:00 AM

Statusbericht Fokusthemen

Session |

Location: HZDR, Zentralabteilung Forschungstechnik Helmholtz-Zentrum Dresden-Rossendorf e.V. Sekretariat
Bautzner Landstraße 400 01328 Dresden

09:00 – 09:30 **FPGA: Board Support Package HGF-AMC**

09:30 – 10:00 **FPGA: 10Gb/s IP (KIT)**

Speaker

Denis Tcherniakhovski

10:00 – 10:30 **DESY-Bericht**

Speaker

Quinquin Xia

10:30 – 11:00 **µC CM4 / Zynq**

11:00 – 11:30 **Zynq mit Linux (FZJ)**

Speaker

Georg Schardt

12:00 PM